

新闻稿

2009年8月12日

Actel 推出 LIBERO IDE 8.6 版本 继续领跑低功耗设计与分析领域

新版本 IDE 亦加入设计调试功能

爱特公司 (Actel Corporation) 宣布推出 Libero[®] 集成开发环境 (IDE) 8.6 版本, 继续领跑低功耗设计领域。最新版本的 Libero IDE 为设计人员提供了数项全新功能, 包括使用 SmartPower 工具和布局布线后 (post-layout) 探针插入功能来进行器件调试, 提供更强大的功耗分析功能。SmartPower 8.6 版本包括全新的设计分析算法, 无需使用传统的 VCD (Value Change Dump) 文件, 便可进行快速、精确的功耗分析。此外, 全新 I/O Advisor 功能可以确定并建议 I/O 配置, 以便满足既具有最低功耗又能满足时序约束要求。而新的布局布线后探针插入功能可让设计人员将信号带至封装引脚进行观察, 无需在 RTL 设计中使用 Identify Instrument 工具以及完成综合流程, 从而实现更高效的设计和调试。

爱特软件和系统工程副总裁 Jim Davis 称: “如今, 功耗是许多市场和应用的首要设计考虑因素, 优先于性能和成本。爱特在 IDE 8.6 版本提供的增强功能, 强化了其用于功耗优化和分析的行业领先解决方案, 并通过易于使用的探针插入和信号观察功能, 提升了设计周期的效率。”

Libero 8.6 IDE 详解

在 SmartPower 工具中, 由新的无矢量 (vectorless) 功率估算所提供的功耗结果, 其精度接近于由于导入 VCD 文件而得到的仿真精度, 但所用时间则大幅减少。在无仿真数据的情况下, 这项功能比传统的缺省翻转率 (default toggle rate) 方法提供了更佳的活动估算能力。

SmartPower 还具有 I/O Advisor 功能，用于设计分析并建议替代的可以降低 I/O 功耗的输出负载，驱动强度和摆率。这功能还能够同时报告目前状态和使用建议选项的功耗数据，让设计人员可以轻易确定建议选项对于功耗的影响。设计人员更可以假设 (what-if) 测试场景，以便修改摆率、驱动强度，以及输出负载，从而得到功率和时序之间的最佳平衡。

在设计调试方面，设计人员可在布局布线之后使用探针插入功能，将探针插入设计之中，然后将信号带至封装引脚以便分析。设计人员更可以增加、编辑和删除探针，以便查看设计中的特定网络或时钟资源。这实时查看信号的功能，极大地提升了设计人员查找逻辑或时序问题的能力。在评测之后，设计人员能够轻易返回之前所储存的初始文件。传统的调试方法却需要设计人员在设计 RTL 中例化逻辑和探针，然后通过综合和布局布线运行设计，大大增加了调试时间和系统上市时间。

价格和供货

Libero IDE 可从爱特公司网站直接下载和安装。Actel Libero IDE Gold (金) 版本可免费供用户在 Windows XP 或 Vista 平台上使用；而 Actel Libero IDE 8.6 Platinum (白金) 版本则可用于 Windows 和 Linux 平台，价格为 2,495 美元。所有版本均为一年期可更新的使用许可证。

要了解有关 Libero IDE 的更多信息，请访问网页：

<http://www.actel.com/products/software/libero/default.aspx>

关于爱特公司

爱特公司(Actel Corporation) 是低功耗和混合信号 FPGA 的领导性厂商，提供最全面的系统和功率管理解决方案。该公司于 1985 年成立，于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。爱特公司在上海、香港、台北、东京和首尔设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问爱特的网站：www.actel.com.cn。

— 完 —

发稿：爱特公司

代发：隽科公关有限公司

媒体垂询，请联络：

爱特公司

刘怡君

电话：(886) 2 2656 0056 # 18

电邮：regine.liu@actel.com

隽科公关

叶凤恩/李家慧

电话：(021) 5111 9192 / (010) 6410 8528

传真：(852) 2525 1893

电邮：denny@techworksasia.com /

karrie@techworksasia.com

爱特公司的名字、IGLOO、Actel Fusion、ProASIC、Libero、Pigeon Point 以及相关标志是爱特公司的注册商标，所有其它商标及服务标志属有关拥有者所有。