



新闻稿

2009年6月23日

Actel RTAX FPGA 性能继续提升

爱特公司提升业界领先的 RTAX 航天用 FPGA 的性能，并减少功率限制

爱特公司 (Actel Corporation) 宣布进一步提升其业界领先之耐辐射 RTAX-S 和 RTAX-SL 航天用 FPGA 的性能和可用性，为航天应用设计人员带来更大优势。RTAX-S/SL 系列 FPGA 能够免除与耐辐射 ASIC 相关的成本和进度表风险，是需要防止辐射引发单事件翻转 (single-event upset, SEU) 事件保护功能的航天应用的首选 FPGA。

RTAX-S/SL 系列 FPGA 的性能提升包括：

- 相比 RTAX-S FPGA 产品，RTAX-SL FPGA 系列能减少静态功耗达 80%。当飞行器在电池供电模式运行 (例如当穿越地球阴影的部分时)，系统进入待机模式并需要保持寄存器和存储器状态时，静态功耗节省便尤其重要。
- 提高 400 万门 RTAX4000S FPGA 的速度等级，将具有最大型 SEU 保护功能的，耐辐射 FPGA 的性能提高了 10%。
- 全新低功耗 RTAX4000SL FPGA 采用 CQFP352 和 CGA/LGA 1272 封装，相比 RTAX4000S FPGA，静态功耗降低达 50%。
- RTAX250S/SL FPGA 采用全新 624 脚 CCGA 和 LGA 封装，为设计人员增加 17% 的可用 I/O，节省 50% 以上的占位面积。新推出的器件均通过 MI-STD-883 Class B、Actel Extended flow、以及 Actel EV flow (与 QML Class V 的处理步骤相同) 等规范进行的测试。
- RTAX-S/SL FPGA 能耐受更高的结温 (达 135°C)，为设计人员提供额外 10°C 的缓冲，可让器件更快地或在更高的温度下运作。

关于 RTAX FPGA

RTAX-S/SL 拥有高性能、低功耗、真正单芯片封装，以及单芯片上的上电运行等特点，为航天应用设计人员的首选 FPGA 平台。RTAX-S/SL 系列具有最多四百万个等效系统门，和 840 个用户 I/O 的高密度。其无需用户介入运行的抗单事件翻转 (SEU) 触发器设计能实现抗辐射性能，而且不费分毫就获得需由用户置入的三芯片冗余 (TMR) 设计所得的相同优势。RTAX-S/SL FPGA 系列提供比 ASIC 更快的设计流程，并免除与使用 ASIC 所带来的高昂前期工具成本以及冗长生产周期等问题。与耐辐射 ASIC 相比，RTAX FPGA 系列提供更高的拥有成本和进度表风险，特别适合小批量航天应用。

要了解有关 RTAX-S/SL FPGA 的更多信息，请访问网页：

<http://www.actel.com/products/milaero/rtax/default.aspx>

关于爱特公司

爱特公司 (Actel Corporation) 是低功耗和混合信号 FPGA 的领导性厂商，提供最全面的系统和功率管理解决方案。该公司于 1985 年成立，于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。爱特公司在上海、香港、台北、东京和首尔设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问爱特的网站：www.actel.com.cn。

- 完 -

发稿：爱特公司

代发：隽科公关有限公司

媒体垂询，请联络：

爱特公司

刘怡君

电话：(886) 2 2656 0056 # 18

电邮：regine.liu@actel.com

隽科公关

叶凤恩/李家慧

电话：(021) 5111 9192 / (010) 6410 8528

传真：(852) 2525 1893

电邮：denny@techworksasia.com /

karrie@techworksasia.com

爱特公司的名字以及标志是爱特公司的注册商标，所有其它商标及服务标志属有关拥有者所有。