

新闻稿

2008 年 12 月 15 日

LIBERO IDE 8.5 软件工具系列 增添对 ACTEL 全新 NANO FPGA 产品的支持

还提供用于 RTAX-DSP 应用的高速乘法器例示

Actel 公司宣布推出 Libero® 集成设计环境 (IDE) 8.5 版本，这套完整的软件设计工具系列已进一步扩展，支持新近推出的 nano 版本 IGLOO® 和 ProASIC3® 现场可编程门阵列 (FPGA)。Libero IDE 8.5 版本还提供对嵌入式数学构件 (mathblock) 的例示和配置支持，可用于 Actel 全新的耐辐射 RTAX-DSP 系列产品。

Actel 公司的 nano FPGA 为设计人员提供了高效的方法，以开发基于业界最低功耗、最小占位面积 FPGA 的便携式系统。Libero IDE 8.5 增添了对采用 6 种不同封装之 16 款 IGLOO nano FPGA；以及采用 3 种不同封装之 6 款 ProASIC3 nano FPGA 的设计支持。Actel 的 nano FPGA 产品的系统门范围从 1 万到 25 万不等，客户不仅可采用指定的封装方式，而且还可获得立即投产 3 万、6 万、15 万或 25 万片 nano 器件的能力。

Libero IDE 8.5 版本支持 RTAX-DSP FPGA，这是首次能够在执行 18 位 x 18 位数学构件的 RTAX 系列上进行 DSP 开发。数学构件由 Libero IDE 组别宏 (Catalog Macro Cell) 程序库提供，能够以 SmartDesign 或用户 HDL 轻易实施。此外，也可通过 Libero 的标准综合、仿真及布局流程来管理数学构件。其嵌入式耐辐射 DSP 数学构件支持单号 (simple signed) 18x18 乘法，双号 (dual signed) 9x9 乘法、乘法及累积、以及级联乘法应用，可实现高效的 DSP 架构，如有限脉冲响应 (FIR)、无限脉冲响应 (IIR) 数字滤波器、快速傅立叶变换 (FFT) 和逆傅里叶 (IFT)、离散余弦变换 (DCT)、相关器和数字 IF 滤波上行/下行转换器。

RTAX-DSP 系列产品具有高达 400 万等效系统门的密度和 840 个用户 I/O，能提供航天应用所需的高性能。RTAX-DSP 系列具有多达 120 个数学构件，每个均能够在整个军用温度范围 (-55°C 至 125°C) 内以 125 MHz 频率运行，总体处理能力达到每秒 150 亿次乘/加运算(15 GMACS)。

价格和供货

Libero IDE 可直接从 Actel 网站下载并安装，Libero IDE Gold (金) 版本可于 Windows 平台上执行及免费使用；而 Libero IDE 8.5 Platinum (白金) 版本则可在 Windows 和 Linux 平台上执行，价格为 2495 美元。所有版本均提供一年期可更新使用权证。

关于 Actel

Actel Corporation 是低功耗和混合信号 FPGA 的领导性厂商，提供最全面的系统和功率管理解决方案。该公司于 1985 年成立，于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。Actel 在上海、香港、台北、东京和首尔设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问 Actel 的网站：www.actel.com.cn。

- 完 -

发稿：Actel 公司

代发：隽科公关有限公司

媒体垂询，请联络：

Actel Corporation

刘怡君

电话：(886) 2 2656 0056 # 18

电邮：regine.liu@actel.com

隽科公关

叶凤恩/李家慧

电话：(021) 5111 9192 / (852) 2525 8186

传真：(852) 2525 1893

电邮：denny@techworksasia.com /

karrie@techworksasia.com

Actel 的名字、标志以及 Libero、IGLOO、ProASIC 和 Actel Fusion 是 Actel 公司的商标，所有其他商标及服务标志属有关拥有者所有。