



新闻稿

2007年6月20日

## Actel 创新的 SmartDesign 功能可简化系统级设计

*Libero 集成设计环境扩展对多个低功耗电源管理 FPGA 系列的支持*

Actel 公司为履行其提供和支持高能效解决方案的承诺，全面提升了其 Libero™ 集成设计环境 (IDE) 的效能，进一步简化采用其现场可编程门阵列 (FPGA) 产品进行系统级设计的过程。Actel 的 Libero IDE v8.0 现备有名为 SmartDesign 的全新设计输入项目功能，可让用户在更高的抽象层面完成设计，大大缩短 FPGA 的设计和开发时间，从而加快客户产品的面市。升级的工具套件支持 Actel 所有 FPGA 产品，包括以 Flash 为基础的低功耗 ProASIC3 和静态功耗仅为 5 $\mu$ W 的 IGLOO™ FPGA，以及混合信号电源管理 FPGA，即单芯片 Fusion™ PSC (可编程系统芯片)。

SmartDesign 是 Libero IDE v8.0 的一个关键功能，可让用户以图形化方式创建，然后自动抽象出各种基于构件的系统设计并转换成已完成综合 (synthesis-ready) 的 VHDL 或 Verilog 部件。这种以图形化方式实现的构件设计输入项目功能支持 Actel 丰富的 DirectCore 和 SmartGen IP 核库中的各种预制构件，同时也支持采用 HDL 或 Synplify® DSP 生成的用户定制构件，以及用 Actel 的 CoreConsole 工具生成的处理器子系统。

Actel 产品市场拓展副总裁 Rich Brossart 称：“Libero 以其精确且易于使用的 SmartPower 功耗分析工具取胜，能协助设计人员应对越来越严格的功耗要求。Libero IDE v8.0 工具套件的增强功能代表了我们的简化设计和支持高能效应用的最新创新成果。无论用户正在设计 ARM 处理器、基于 Fusion 技术的子系统还是使用我们的低功耗 IGLOO 器件来设计便携式应用，配有 SmartDesign 的 Libero IDE v8.0 均可加快其设计过程，为用户提供能‘正确构建’的保证。”

## 基于 SmartDesign 构件的系统级设计环境

创新的 SmartDesign 具有输入源文件部件的功能，比如将 SmartGen 和 CoreConsole 配置的 IP 核和处理器核、HDL 模块、Actel 提供的宏单元，以及 Libero 生成的构件能以图形化方式组合在一起，并以模块化视图显示在构件视图中的白板“画布” (canvas) 上。SmartDesign 提供名为“catalog”的列表功能，能够列出广泛的 IP 核、宏、HDL 模板，以及总线接口；让用户选择所需的元素，然后拖放到“画布”中。因此，SmartDesign 利用现有设计的可重用性，为将来采用 System Verilog 语言、DSP、混合软件/硬件模块来实现的模块化设计铺路。

除了采用 SmartDesign 设计外，还可通过“SmartGuide”功能为用户建议与设计相配的兼容总线和 IP 核，这项功能也可用作设计规则检查，确保构建的连接正确。当设计完成后，将生成出已进行综合的 HDL 源代码文件。由于许多连接都由 SmartDesign 中的 SmartConnect 功能自动完成，因此 Libero IDE v8.0 能够为设计人员节省时间和减少错误。

## 新功能简化 Fusion 电源管理设计

Libero IDE v8.0 加入了升级的 FlashPro 6.0 软件，为 Actel 屡获殊荣的混合信号 FPGA 系列产品 Fusion 带来额外的支持。配合使用 FlashPro 编程器，新版的 IDE 软件能够进一步简化 Actel 的 IGLOO/e、ProASIC3 和 Actel Fusion 器件的编程。FlashPro 中名为 FlashPoint 的新增功能允许用户独立于 Libero 或 Designer 来修改和编辑 FlashROM 的安全设置，从而增强设计修改的灵活性。这样，用户就不必通过综合重新运行设计，也省去了布局布线和程序文件生成的工序，大大地缩短了总体的设计时间。

对于 Fusion 产品，FlashPro 的 FlashPoint 功能可进一步支持用户对 Fusion 内嵌 Flash 存储器的独立编程。用户可高效地重新编程存储在内嵌 Flash 存储器的电源管理的模拟参数和系统代码。

## 供货

Actel Libero IDE 8.0 Platinum (白金) 版本可运行于 Windows 和 Linux 平台上；受限制功能的 Gold (黄金) 版本则供用户免费在 Windows 平台上使用。所有版本均提供一年期可更新的使用许可证。要了解有关产品的价格详情，请与 Actel 联系。

## 关于 Actel

Actel Corporation 是单芯片 FPGA 解决方案的领导性厂商。该公司于 1985 年成立，全球雇员超过 550 人。Actel 于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。Actel 在上海、香港、台北、东京和首尔设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问 Actel 的网站：[www.actel.com.cn](http://www.actel.com.cn)。

- 完 -

发稿：Actel 公司

代发：隽科公关有限公司

媒体垂询，请联络：

### Actel

夏明威

电话：(852) 2185 6460

传真：(852) 2185 6488

电邮：[anthony.hsiah@actel.com](mailto:anthony.hsiah@actel.com)

### 隽科公关

叶淑礼/李家慧

电话：(021) 5111 9192 / (852) 2525 8186

传真：(852) 2525 1893

电邮：[alisa@techworksasia.com](mailto:alisa@techworksasia.com) /

[karrie@techworksasia.com](mailto:karrie@techworksasia.com)

*Actel、Actel Libero、Actel ProASIC3 和 Actel Fusion 的名字和标志是 Actel 公司的注册商标，所有其它商标及服务标志属有关拥有者所有。*