



新闻稿

2005 年 8 月 23 日

## Actel 和 HDL Works 宣布针对 Actel 设计流程 优化图形 HDL 设计输入环境

*HDL Works 加入了 Actel 的 EDA 联盟计划*

Actel 公司和 HDL Works 公司宣布针对 Actel 的 Libero 集成设计环境 (IDE) 设计流程，优化 HDL Works 的 EASE 设计输入工具。EASE 图形 HDL 设计输入环境为 FPGA 和 ASIC 的 VHDL、Verilog 和混合语言设计提供快速和准确的途径，进行设计输入、修改和维护。此外，两家公司还宣布 HDL Works 已加入成为 Actel EDA 联盟计划的一员。

优化的 HDL 工具流程对于 Actel 所有生成和维护复杂 HDL 设计的客户都非常重要，而 Siemens 正是深谙这种需要的客户之一。

Siemens 公司自动化及驱动部设计经理 Thomas Rode 称：“我们已成功利用 EASE 在 Actel 器件中执行多项设计。我们获得的主要优点是大大缩短了编辑、调试和修改 HDL 代码所需的时间。设计工具的紧密集成可以节省设计时间，并简化设计流程不同阶段之间的互动，大幅提高生产力和优化多个设计过程的考察工作。”

HDL Works 已优化了用于 Libero IDE 流程的 EASE，使得 Libero 用户可以通过增强的直观界面，轻易地存取 EASE 的所有功能。

HDL Works 总裁兼首席执行官 Willem Gruter 说：“我们的客户分布于不同的市场领域，包括 Actel FPGA 非常流行的高可靠性市场。这项集成为我们双方的客户提供了合适的工具集，以应付复杂性不断增加的高端 FPGA 设计。”

Actel 反熔丝和工具市务总监 Saloni Howard-Sarin 称：“我们很高兴能和 HDL Works 合作，因为 EASE 与 Libero IDE 相辅相成，能为 FPGA 设计人员带来所珍视的强大功能和易用性。当客户使用 EASE 时，可透过消除 HDL 代码中的错误，从而节省时间和成本。他们可在 Libero 环境中利用 EASE 生成的 RTL 完成设计。”

EASE 是设计输入工具，为用户提供了以图形或文本为基础的 HDL 输入选择。此举让设计人员享有完美的组合，可选择所用的语言的同时，又可通过 EASE 的强大功能提高其生产力，在各个设计层次中进行文件、通信、编辑和传送更改，并探索不同的实施应用。EASE 可在 VHDL 或 Verilog 中自动生成优化的 HDL 代码。此外，它还支持用于设计和配置管理的版本控制环境工业标准。

## 供货

EASE 工具现已开始供货。评估版本可从 HDL Works 网站中 (<http://www.hdlworks.com>) 下载。

## 关于 HDL Works

HDL Works 针对广泛的应用，为复杂的 HDL 设计开发和推广高性能的直观工具，其软件产品已装载于业界最流行的工作站和个人电脑平台上。现时，HDL Works 的产品线包罗 EASE 和 HDL Companion。总部位于荷兰 Ede，HDL Works 属于私有企业。

## 关于 Actel

Actel Corporation 是单芯片 FPGA 解决方案的领导性厂商。该公司于 1985 年成立，全球雇员超过 500 人。Actel 于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。Actel 于上海、香港、台北、东京和汉城设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问 Actel 的网站：[www.actel.com](http://www.actel.com)。

- 完 -

发稿：Actel 公司  
代发：隽科公关有限公司

媒体垂询，请联络：

**Actel**

夏明威

电话：(852) 2185 6460

传真：(852) 2185 6488

电邮：[anthony.hsiah@actel.com](mailto:anthony.hsiah@actel.com)

**隽科公关**

叶淑礼/李家慧

电话：(021) 5111 9192 / (852) 2525 8186

传真：(852) 2525 1893

电邮：[alisa@techworksasia.com](mailto:alisa@techworksasia.com) /  
[karrie@techworksasia.com](mailto:karrie@techworksasia.com)

*Actel 的名字和标志是 Actel 公司的商标，所有其它商标及服务标志属有关拥有者所有。*