



新闻稿

2004年6月24日

## Actel的Liberio集成设计环境提供业界最佳的设计工具组合 具备超卓的功能且使用容易

公司提供直至今目前最高性能的工具套件，并免费升级 Synplicity 的 Synplify AE 软件，  
以及完美整合 Magma 为可编程逻辑器件而设的物理综合工具

Actel 公司宣布推出截至目前最具灵活性和全面的工具套件 – Liberio 集成设计环境 (IDE) 6.0 版本。全新精简的集成设计环境可与业内最佳的第三方设计工具完美整合，为今日复杂及时间敏感的现场可编程门阵列 (FPGA) 设计提供无与伦比的灵活性和效率。Liberio 6.0 所有版本 (包括免费的 Silver 版) 都提供增强的功能和性能，并且加入 Synplicity 专为 Actel 以 Flash 和反熔丝为基础 FPGA 优化的行业先进综合工具 Synplify® Actel Edition (AE) 软件。

Actel 工具市务总监 Saloni Howard-Sarin 称：“Actel 最新的 Liberio 集成设计环境是一例证，进一步落实公司的承诺，与各大领先的EDA工具供应商建立紧密的关系。随着FPGA性能不断增强，我们确认第三方软件公司如Synplicity 和 Magma Design Automation 拥有技术专长，能够提供尖端的前端设计工具。通过与这些公司合作，Actel 能够发挥先进技术的所长，为客户提供业界最佳的设计工具组合。”

而且，这是第一次 Liberio 客户可以直接从 Actel 选购 Synplicity 的高端综合工具 Synplify Pro® AE，大幅节省成本。此外，用户可从 Liberio 6.0 界面直接取得 Magma Design Automation 完整的 PALACE (物理和逻辑自动编辑引擎) 物理综合工具版本。该设计环境还具有全新改良的易用特性，及与其它领先第三方工具的升级功能。

### 完美结合业界最佳的工具

现在，Liberio 6.0 所有版本均免费提供 Synplicity 的 Synplify AE 软件，包括 Synplicity 的 SCOPE 编辑器，使得用户能够通过图像用户界面 (GUI) 增添时序和其它约束条件。而且，Actel Liberio Gold 和 Silver 版用户现可享有先前未有提供的其它功能，如分层网表浏览器 (Hierarchical Netlist Browser)、批次或命令行模式 (用于浮动授权) 以及 HDL Analyst 界面。

通过选择 Synplify Pro AE 软件作为 Libero 6.0 的添加附件，用户能够利用 Synplicity 的 MultiPoint™ 技术，以增量方式设计 Actel 的 FPGA。这技术以用户设定的编辑点为基础，创建接口逻辑模型 (ILM)，允许设计在综合的时候保持某些部分不变，从而实现更好的时序质量和更少资源结果、更快的运作时间和更先进地处理大型的设计。Synplify Pro 软件同时包含 Synplicity 的 HDL Analyst® 工具，可自动为设计生成 RTL 图形和后映像原理图，以便进行快速编码分析和调试。Synplify Pro 软件的其它提升性能包括时序重排/寄存器平衡等。

Synplicity 的 FPGA 产品市场总监 Jeff Garrison 说：“与 Actel 一样，Synplicity 承诺提升设计人员的生产力。Synplicity 直观和易用的技术如 MultiPoint 和 HDL Analyst，以及领先业界的高质量结果，结合 Libero 集成设计环境，将构成一个 Actel 优化的解决方案，为所有 Actel 客户带来更快的时序收敛和更少成本高昂的设计反复。”

Magma 的 PALACE 软件现与 Libero Platinum 6.0 配套一起，可从 Libero 6.0 界面直接调用，并通过桥接综合和布局布线功能，加强 Actel 以 Flash 为基础 ProASIC Plus 器件的时序和性能。Magma 的 PALACE 可与任何综合工具完全兼容，包括 Synplicity 的 Synplify 和 Synplify Pro 工具，进一步强化其在 Libero 6.0 的无间运作。

Synplicity 的 WaveFormer Lite 9.6 也已经进行升级，以支持反应测试平台，可将实际输出结果与测试基准模式比较，大大地简化了仿真时序结果的分析。使用 Verilog Change Dump (VCD) 导入，WaveFormer Lite 可实现 IEEE 1364 标准波形导入。Libero 6.0 同时包括 Mentor Graphics 的 ModelSim HDL 仿真环境的增强版本。

## 易用性全面提升

多种易用性功能进一步增强了 Libero 高度直观的集成设计环境。例如，Actel Project Manager 的升级能助用户针对其设计建立和测试修订，毋需进行多次试验。Actel MultiView Navigator 的改进包括全新的主动信息系统，使信息和设计流程能简化和实现标准化；逻辑锥体可扩展网表浏览器功能；以及改进的网表映像器和预布局检查器。此外，Actel 的 ACTgen 支持重要的图像用户界面程序驱动改进功能，进一步提升可用性和加快时序收敛。为了满足日益扩大的 Linux 用户群需求，Actel 的 Designer 更将 UNIX 支持延展至 Red Hat Linux 8、Red Hat Linux 9 和 Solaris 9。

## 供货

Libero 6.0 集成设计环境备有三种版本：Platium (白金)、Gold (金) 和 Silver (银)。Libero Platium 是完整的工具方案，具有无限的设计容量和客户支持。对于设计 30 萬门或以下的系统级器件用户，Actel 建議採用 Libero Gold 版。至於 Libero Silver 版可讓用戶免費從 Actel 網站下載。附加的 Synplify Pro AE 軟件可與任何 Libero 或 Designer 版本同用，按年收費並需要另外的使用權證。欲了解更多信息，請與 Actel 聯繫。

## 关于 Actel

Actel 公司是创新的可编程逻辑方案供应商，提供多种基于反熔丝及 Flash 技术的现场可编程门阵列 (FPGA)、高性能知识产权核心、软件开发工具以及设计服务，针对高速通信、专用集成电路 (ASIC) 替代品和航天军品市场。Actel 于 1985 年成立，全球雇员约 500 人。该公司于纽约纳斯达克交易所 (NASDAQ) 上市，代号 ACTL。Actel 于香港、东京和汉城设有办事处，并在中国大陆和亚洲主要城市建立了完善的分销商网络。查询更多信息，请访问 Actel 的网站：[www.actel.com](http://www.actel.com)。

— 完 —

发稿：Actel Corporation  
代发：隽科公关有限公司

媒体垂询，请联络：

### Actel Corporation

夏明威

电话：(852) 2273 5712

传真：(852) 2273 5999

电邮：[anthony.hsiah@actel.com](mailto:anthony.hsiah@actel.com)

### 隽科公关

叶淑礼/李家慧

电话：(852) 2168 0872 / 2168 0870

传真：(852) 2168 0764

电邮：[alisa@techworksasia.com](mailto:alisa@techworksasia.com) /  
[karrie@techworksasia.com](mailto:karrie@techworksasia.com)

*Actel 的名字和标志是 Actel 公司的商标，所有其它商标及服务标志属有关拥有者所有。*